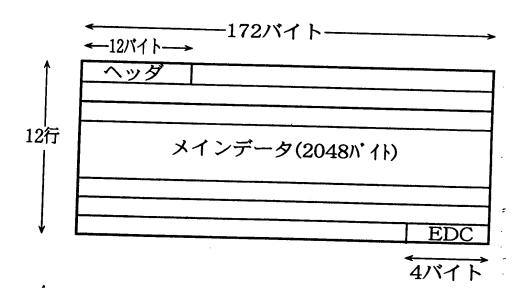
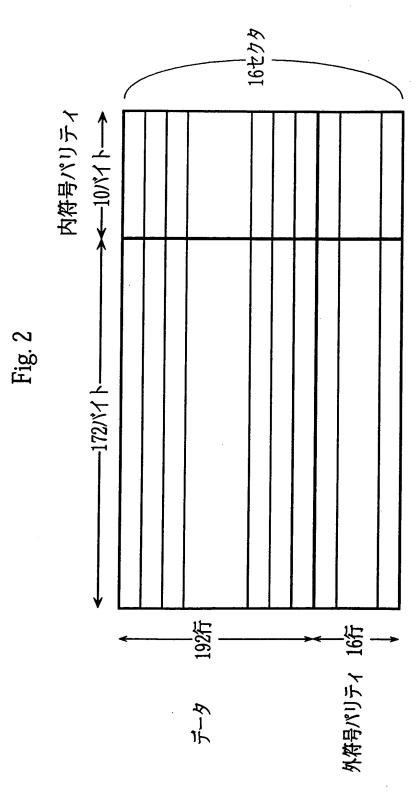
Fig. 1





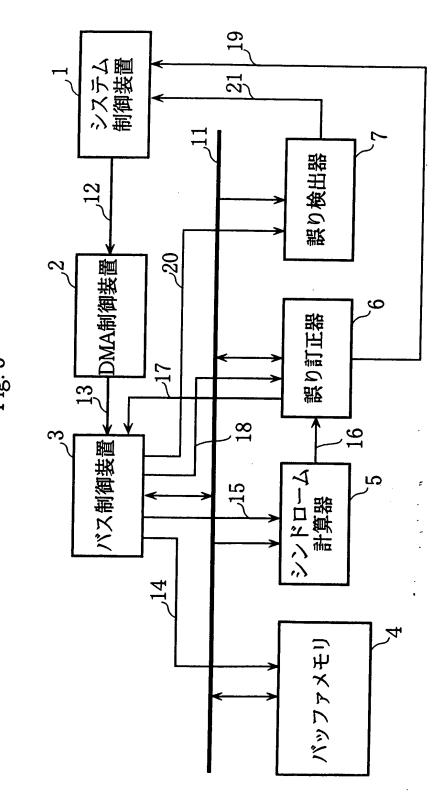
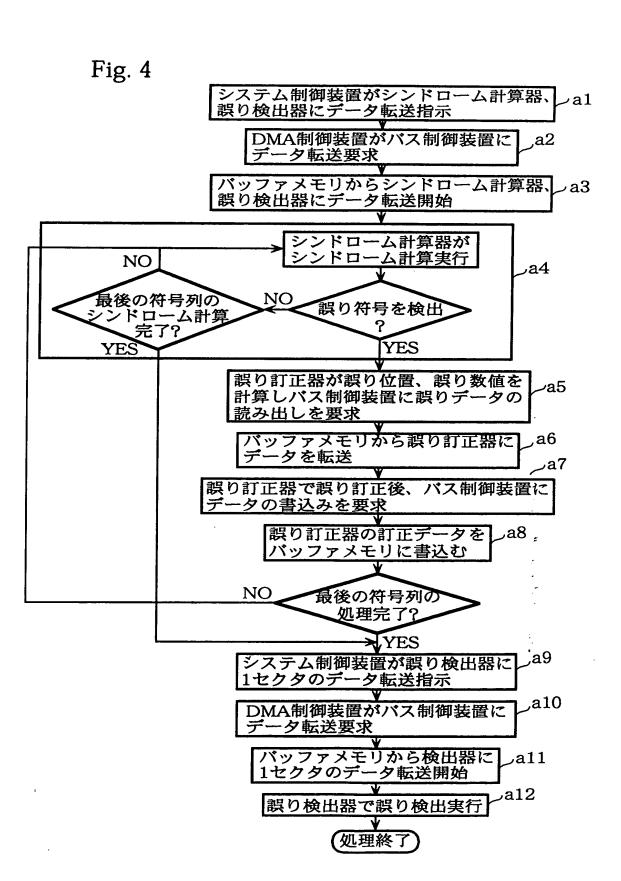
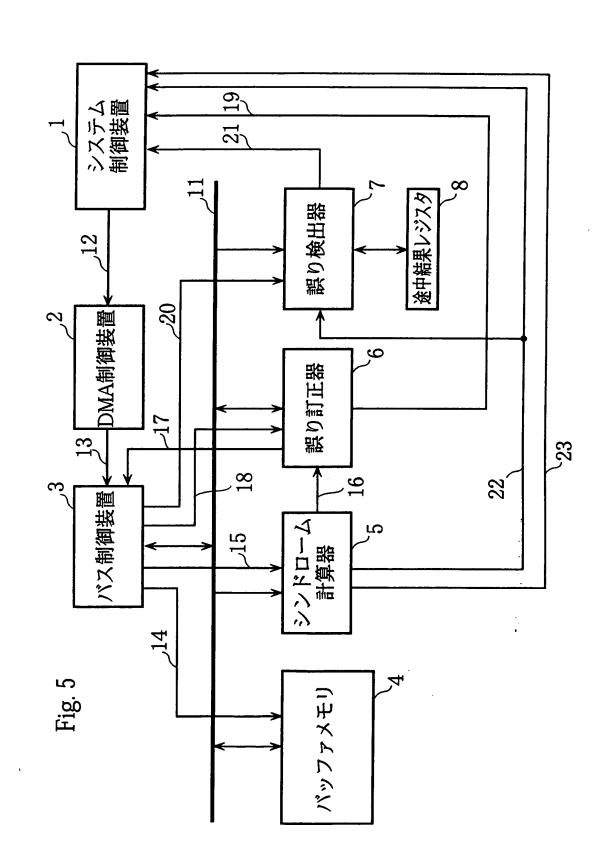
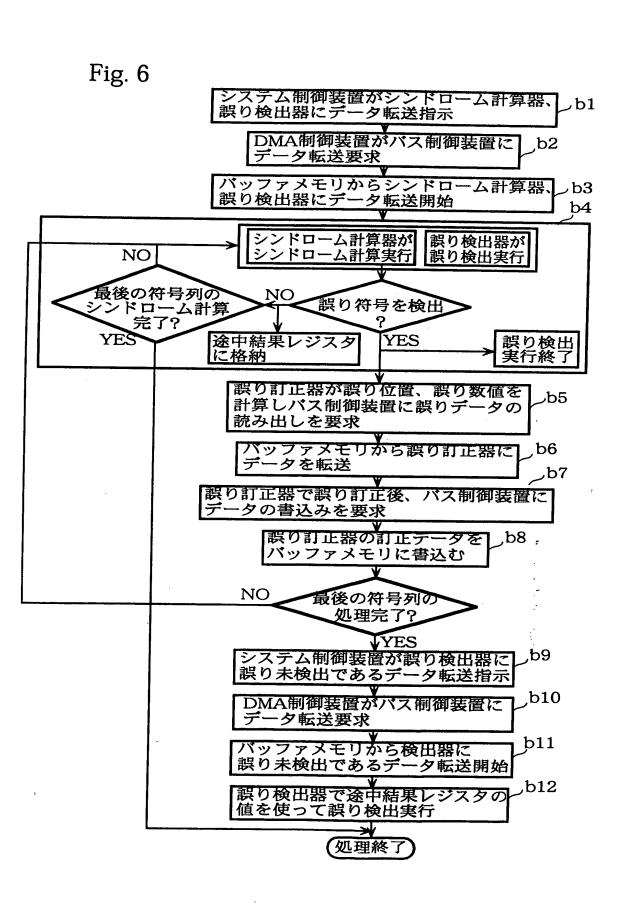
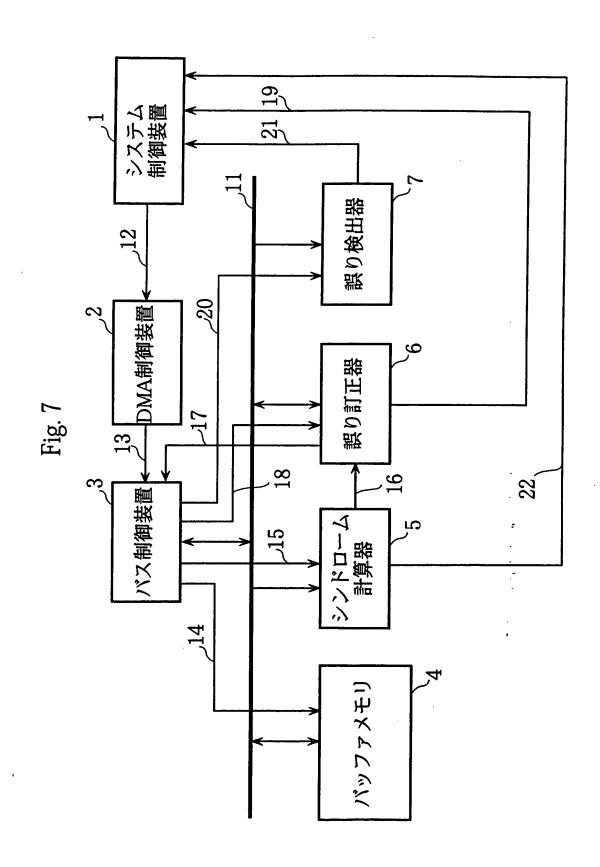


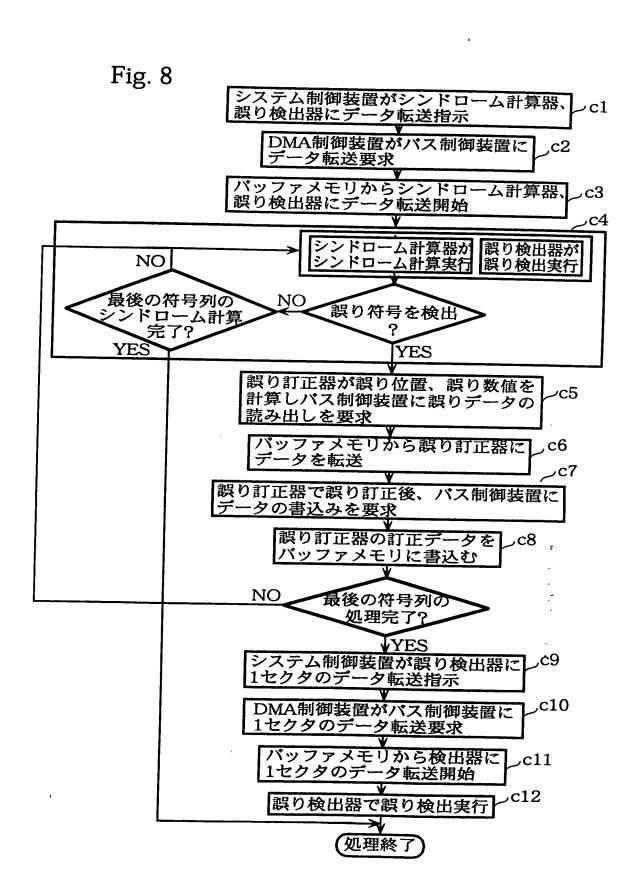
Fig. 3

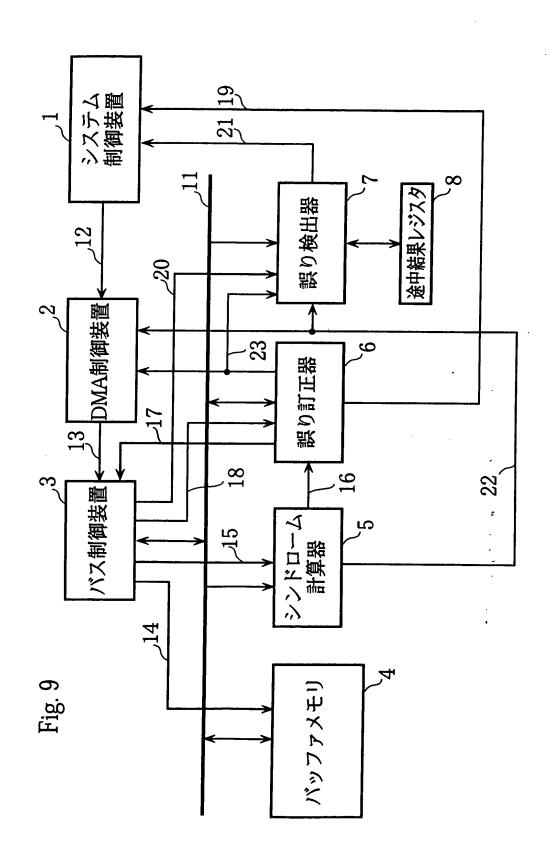












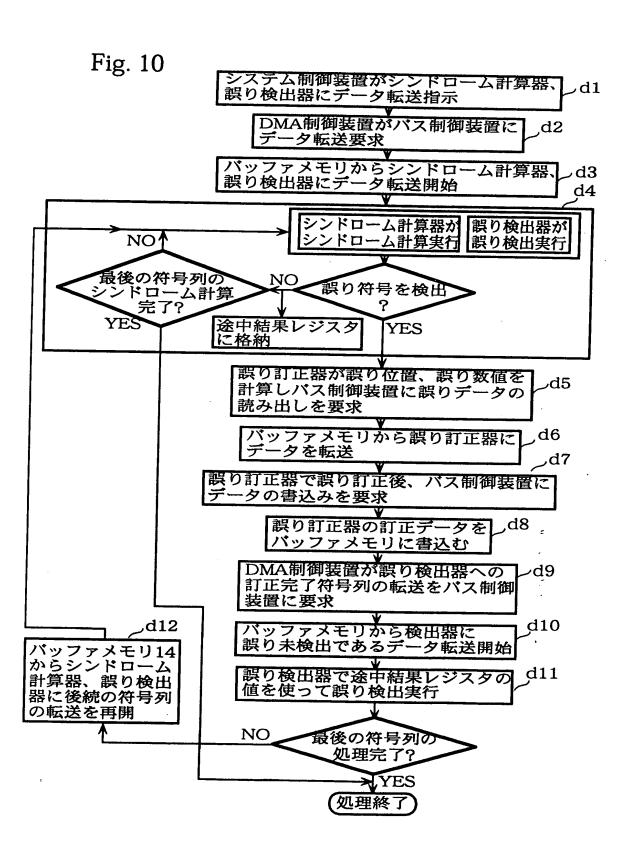
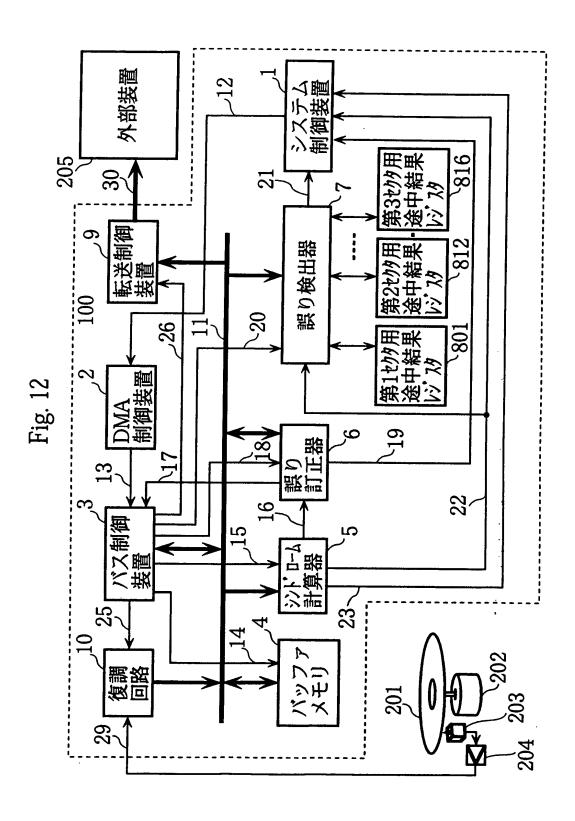
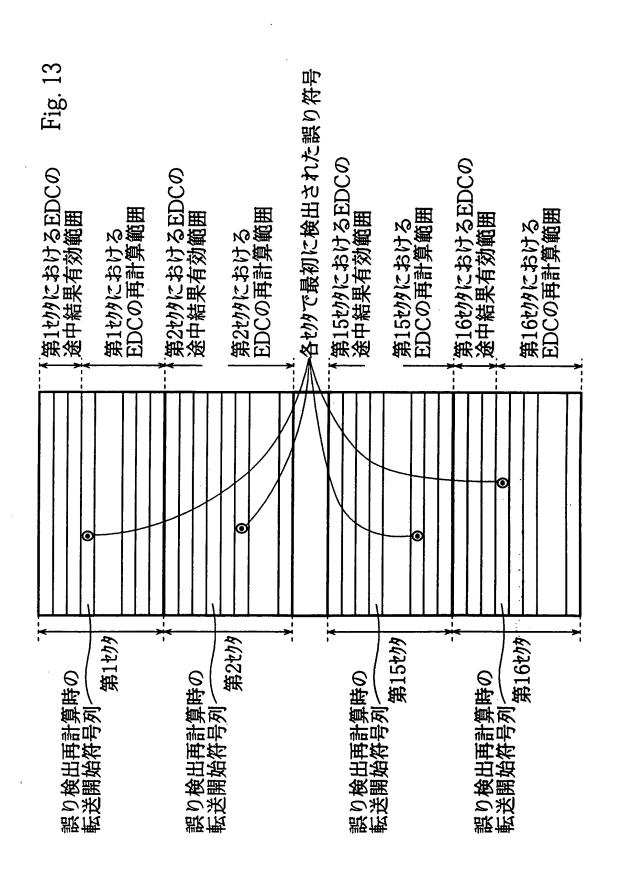
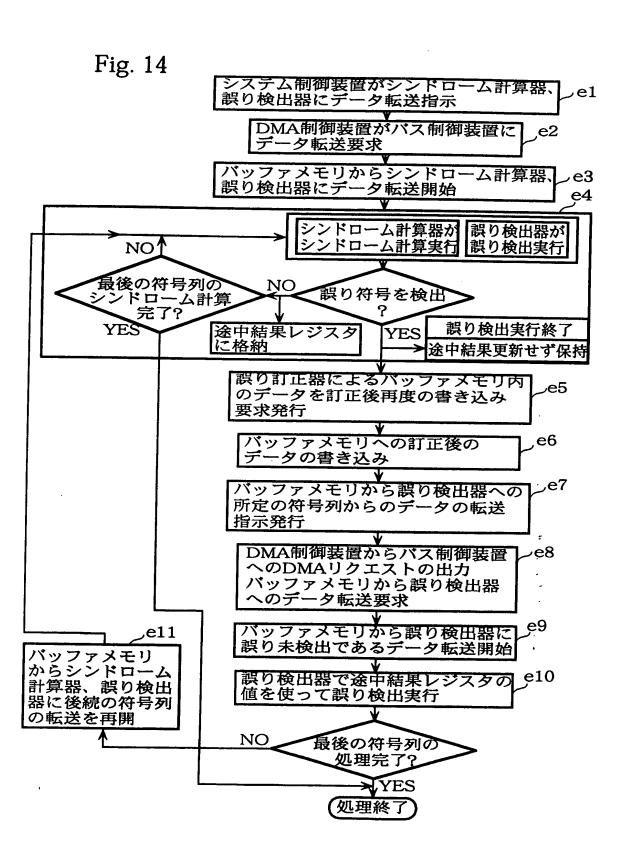
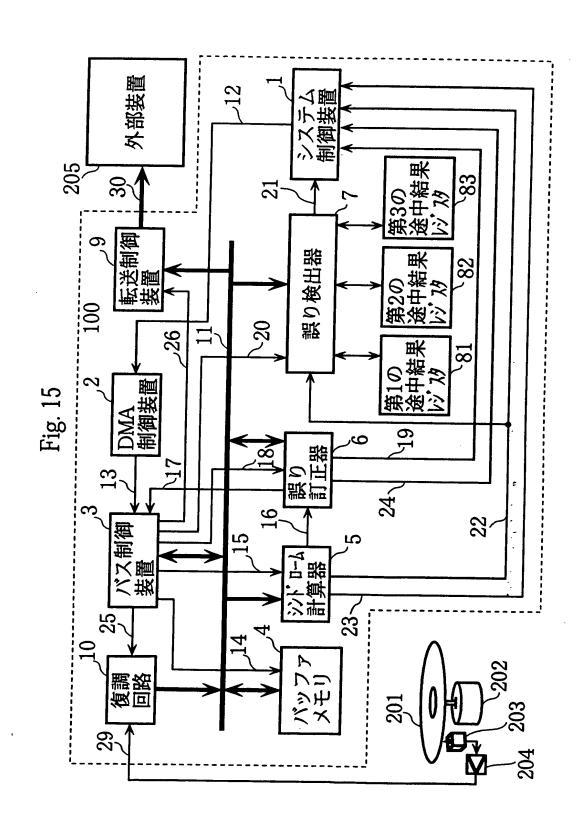


Fig. 11 10ر 上流側処理部 42 41 第1バッファメモリ 第2バッファメモリ 上書き、読出し部 上書き、 読出し部 5,7 シンドローム計算器 誤り検出器等 下流側処理部 バッファ切換え バッファデータ転送制 制御部 御部 フラグ切換え部 101 102 初期設定部 1 103 システム制御装置

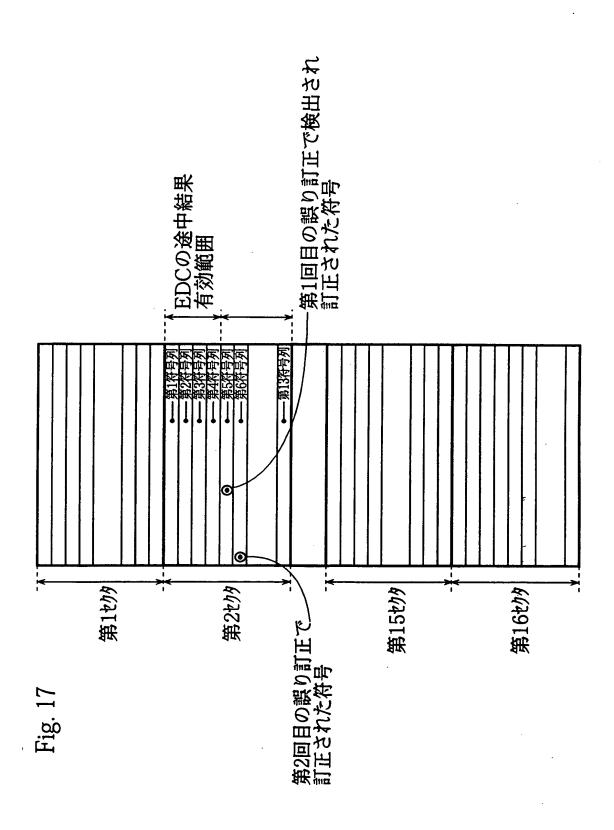


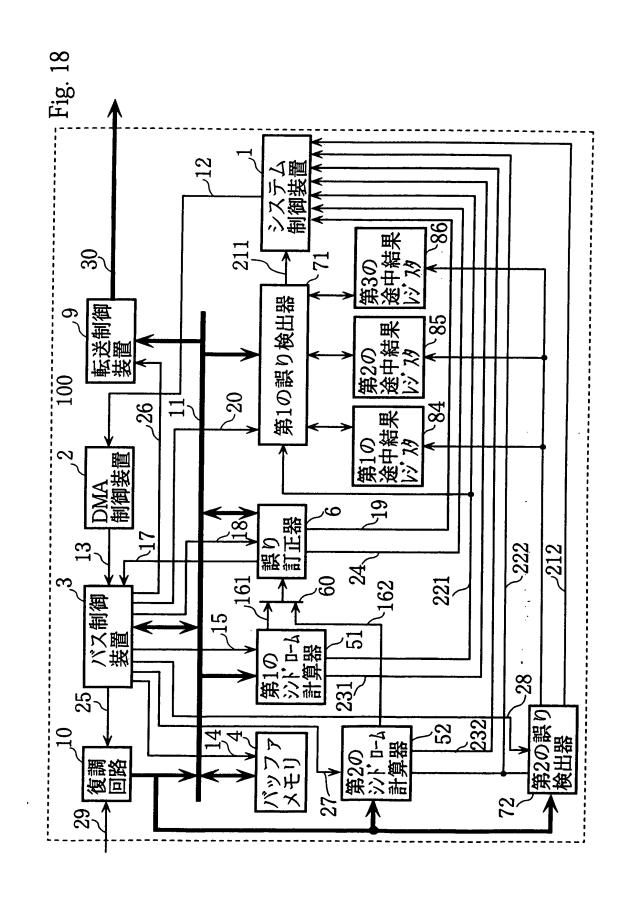






| 16 | | | : | : | 8中結果* | | : | |
|---|--|---|--------------------------------------|---|------------------------------|---|--|--|
| Fig. | | 第n+1行目の備符号 (第1のECC7.py) のシンド p-k演算 [4-16] | 第2列目の維符号 (第2のECC7 ロック) 設り訂正 | 第n+1行目の横符号 (第1のECC7 ロック) のEDC演算 | ブロリまでの | | 胡米 | 第6のステップ 保持する |
| デロジ 調の 調の 調の | SCC7. 10% 号の誤り ステージ | (%) (%) (%) | 第23 | 第n+ 第10 9ED | 30ECC | | の途中 | 乗る保 (番 |
| リッ () () () () () () () () () () | 第1のECCブ by/第2のECCブ by/第3のECCブ by/の横符号の誤りの横符号の誤りの横符号の誤りの横符号の誤り 訂正 第3のステージ 第4のステージ 第5のステージ | | 第2行目の横符号 (第3のECC7 10-1/1) 誤り訂正 | 処理せず | 第2行目の横符号(第3のECCプロック)までの途中結果* | 中演算結果を保持 | 第n行目の横符号(第1のECCプロック)までの途中結果 ※ | 第5のステップ 列までの途中結り |
| 10.7第4のECC7. 10.7/ 10.0億符号の誤り 打正 10.7/第3のECC7. 10.7/ 10.0総符号の誤り 訂正 | 第1のECC7 ロック第2のECC7 ロック第3のE の横符号の誤りの横符号の誤りの横符 訂正 訂正 第3のステージ 第4のステージ 第5の | 第2行目の横符号 (第3のECC7 10小) の沙ド 10-1演算 [4-4] | 第1行目の横符号 (第1のECC7 ロック) 誤り訂正 | 第2行目の横符号 (第3のECC7 11ッパ) のEDC演算 (4-4] | | 製り訂正時のEDC途 | 第n行目の横符号(| 新のステップ 更新せず前の符号 |
| が第3のECC7 11が りの横符号の誤り 11正 が第2のECC7 11が りの縦符号の誤り りの縦符号の誤り 11正 | 第1のECC7 の横符号の設 訂正 ジ、第3のステー | | 第1列目の縦符号 (第2のECC7 ロック) 試り訂正 | 第n行目の横符号 (第1のECC7 1ッ/) のEDC演算 [4-16] | 第1行目の横符号(第1のECC7 10%)での途中結果* | ロがにおける横符号の | における横符号の 1まで)を保持 | 期3のステップ ロ以外)場合にはJ |
| が第2のECC7, 1ッグ 10横符号の誤り 打正 第1のECC7, 1ッグ の縦符号の誤り の縦符号の誤り 打正 | 第2のステー | 第1列目の縦 第2のECC7 の沙ドロ-1減 [4 | 第1行目の横符号 (第3のECC7 ロック) 誤り訂正 | 処理せず | 第1行目の横符号(第 | ージ目に行った第2のECCTロットにおける横符号の誤り訂正時のEDC途中演算結果を保持 | 引に行った第1のECC7 いかにおける横符号のEDC途中演算結果(n-1行目まで)を保持 | / ** 第2のステップ ** 第3のステップ ** 第4のステップ ** 第5のステップ ** 第6のステップ ** 第6のステップ ** まれた(シンドロームがゼロ以外)場合には更新せず前の符号列までの途中結果を保持する |
| 第1のECC7 いが の横符号の誤り 訂正 | i 11 f | 時間の流れ 第1行目の横符号 (第3のECC7 m/) のジドロム演算 (4-4] | | 第1行目の横符号 (第3のECC7 ロック) のEDC減算 (4-4] | 初期値(ゼロ) | 第2スデ | 第1ステージ 誤り訂正時の 第105 | *期のATップ *誤りが検出さ |
| 処 国 (元) (元) (元) (元) (元) (元) (元) (元) (元) (元) | √3回目訂正 | 時間 ジバ・アム演算 (第3のEC のジバ・ロー | 誤り訂正 | EDC演算 | 低中領算 結果81 | 途中演算 結果82 | 途中演算 結果83 | . 55 |





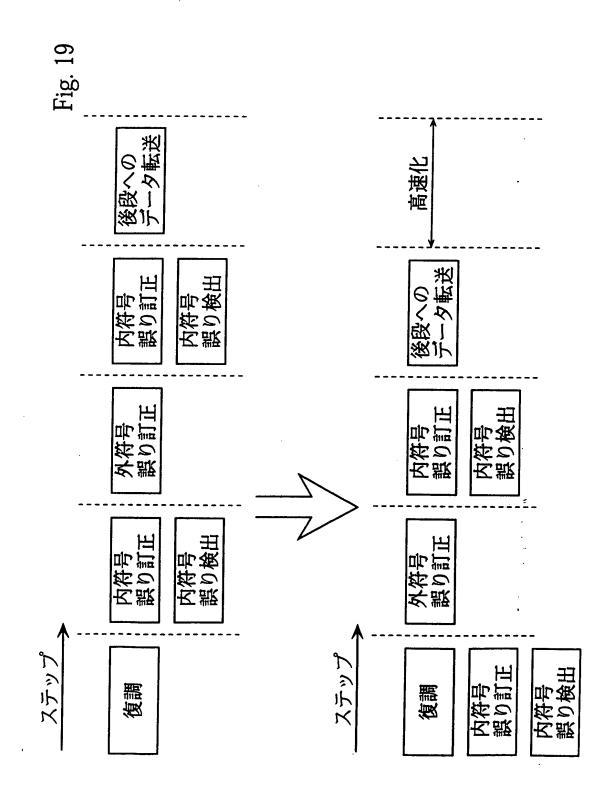


Fig. 20

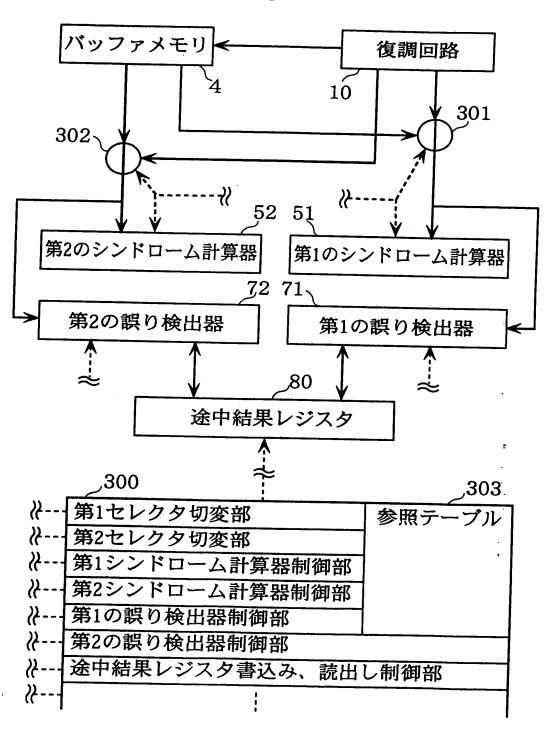


Fig. 21A

| <u> </u> | 処理対象 | | | | |
|--|------|------|---|----|--|
| ~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~ | ECC | セレクタ | 列 | 縦 | |
| 第1シンドローム計算器 | 1 | 2 | 3 | | |
| n . | | n | " | " | |
| 第1の誤り検出器 | _ | | | 13 | |
| " | " | " | " | | |
| " | " | " | " | " | |
| | | | | | |

Fig. 21B

| ECC | 場所 | セレクタ | 列 | 縦 | 回数 |
|-------|---------|------|----------|---|----|
| 第1ECC | 復調中 | 6 | 2 | 3 | 1 |
| 第2ECC | バッファメモリ | 9 | 2 | 3 | 2 |
| " | バッファメモリ | " | <i>"</i> | " | " |
| | | | | | |